



Istituto di Istruzione Superiore "Buonarroti Volta" **TECNICO ECONOMICO TECNOLOGICO PROFESSIONALE**

ISTITUTO DI ISTRUZIONE SUPERIORE "BUONARROTI - VOLTA"

Guspini – Sede di Serramanna

INFORMATICA E TELECOMUNICAZIONI
ARTICOLAZIONE INFORMATICA

**PROGRAMMA SVOLTO DI
TELECOMUNICAZIONI**

CLASSE III SEZ. Q
A.S. 2025/2026

DOCENTE
PROF. *LUIGI DEIDDA*

DOCENTE ITP
PROF. *DANIELE PORCU*

MODULO N. 1: NOZIONI DI ELETTROTECNICA

- ◆ Il generatore elettrico, la differenza di potenziale, la carica elettrica e la corrente, la resistenza elettrica. Multipli e sottomultipli delle unità di misura.
- ◆ Le reti elettriche: definizione di nodo, ramo e maglia. Legge di Ohm. I principi di Kirchhoff. Il principio di sovrapposizione degli effetti.
- ◆ Collegamento delle resistenze: serie e parallelo. Il partitore di tensione e di corrente. Diodi LED e dimensionamento della resistenza nei circuiti di alimentazione.
- ◆ La potenza e l'energia elettrica. Legge di Joule.
- ◆ Principio di sovrapposizione degli effetti.
- ◆ Il condensatore in DC. Fenomeni transitori nei circuiti RC. Collegamenti in serie e in parallelo dei condensatori.
- ◆ I segnali e le principali forme d'onda. Segnali analogici e digitali (cenni).

MODULO N. 2: ALGEBRA BOOLEANA

- ◆ Assiomi dell'algebra di Boole: prodotto, somma e complementazione logica. Principio di dualità.
- ◆ Teoremi dell'algebra di Boole.
- ◆ Porte logiche elementari.
- ◆ porte logiche universali NAND e NOR e porte EX-OR e EX-NOR.

MODULO N. 3: CIRCUITI COMBINATORI

- ◆ Variabili logiche e circuiti combinatori. Funzioni logiche.
- ◆ Analisi di una logica combinatoria attraverso la tavola di verità.
- ◆ Sintesi di una logica combinatoria come somma di mintermini o come prodotto di maxtermini (cenni).
- ◆ Sintesi di una rete combinatoria con le mappe di Karnaugh.
- ◆ Sommatore binario: half adder e full adder.
- ◆ Encoder, Decoder, multiplexer e demultiplexer. ALU.

MODULO N. 4: CIRCUITI SEQUENZIALI

- ◆ Definizione di circuito sequenziale.
- ◆ LATCH SR (in logica positiva e in logica negativa).
- ◆ I FLIP FLOP: SR, D, T, JK.
- ◆ Contatori sincroni e asincroni.
- ◆ Registri: SISO; SIPO-PISO-PIPO.

MODULO N. 5: ELEMENTI DI TELECOMUNICAZIONI

- Mezzi trasmissivi fisici e i degradamenti del segnale.
- Cavi in rame a coppie e a biccoppie (a stella, a quarte e D.M. cenni).

- Schermature e tipologie di doppiini.
- Cavi coassiali.
- Fibre ottiche (struttura e funzionamento) e propagazione della luce.
- Attenuazione intrinseca ed estrinseca nelle fibre ottiche.
- Fibre multimodo e monomodo. Dispersioni.
- Dispositivi optoelettronici per fibre ottiche: LED, LASER, fotodiodo PIN, APD.

MODULO N. 6: IL SISTEMA “ARDUINO” ed ESPERIENZE LABORATORIALI

- ◆ Generalità sui microcontrollori e sui microprocessori.
- ◆ La piattaforma Arduino: funzionalità, caratteristiche tecniche, ambiente di sviluppo.
- ◆ accensione LED (blink)
- ◆ Pilotaggio sequenze LED per generare effetti luminosi (start F1, semaforo, ecc..)
- ◆ Pilotaggio LED RGB con Arduino.
- ◆ Pilotaggio di un display a 7 segmenti con Arduino (in ambiente tinkercad e in laboratorio)
- ◆ Pilotaggio di un display LCD (in ambiente virtuale e in laboratorio su breadboard con Arduino) e semplici applicazioni.
- ◆ Sensore ad ultrasuoni HCSR04 ed applicazioni
- ◆ Utilizzo del multimetro palmare e da banco.
- ◆ Esercitazioni relative all'applicazione delle leggi di Kirchhoff su stazione IDL e in ambiente multisim.
- ◆ Esercitazione relativa al processo di carica e di scarica di un condensatore.
- ◆ Analisi reti elettriche in corrente continua (simulazione in ambiente Electronics Workbench). Inserzione strumenti di misura (Amperometro e Voltmetro).
- ◆ Simulazioni reti logiche combinatorie (ambienti tinkercad, logisim, CircuitVerse, Multisim): Multiplexer, Demultiplexer, Full Adder e ALU a 1 bit.
- ◆ Realizzazioni di reti combinatorie complesse con IC su stazione IDL.
- ◆ Simulazione di reti sequenziali (ambienti tinkercad, Multisim): LATCH SR, contatore asincrono modulo 8, Registro SISO a 4 bit.
- ◆ Prototipazione di reti sequenziali su stazione IDL: LATCH SR, LATCH D, FLIP FLOP JK e T, Contatori asincroni, registro universale IC 74194.
- ◆ Analisi a vista di portanti fisici: cavi a coppie, fibre ottiche. Analisi angolo limite mediante esperienze pratiche.

Serramanna, 04/06/2026

Prof. Luigi Deidda

Gli studenti

Prof. Daniele Porcu